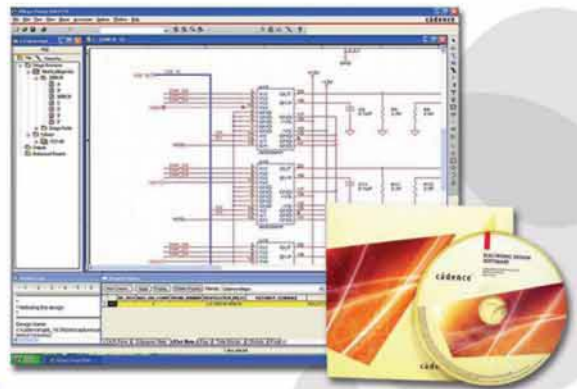


Cadence OrCAD Capture

全球最多人使用的設計輸入方案

具有快捷、通用的設計輸入能力，使 Cadence® OrCAD® Capture 線路圖輸入系統成為全球最廣受歡迎的設計輸入工具。它針對設計一個新的類比電路、修改現有的一個 PCB 的線路圖、或者繪製一個 HDL 模組的方框圖，都提供了所需要的全部功能，並能迅速地驗證您的設計。OrCAD Capture 作為設計輸入工具，運行在 PC 平臺，用於 FPGA、PCB 和 Cadence® OrCAD® PSpice® 設計應用中，它是業界第一個真正基於 Windows 環境的線路圖輸入程式，易於使用的功能及特點已使其成為線路圖輸入的工業標準。



Your EDA Partner

Cadence OrCAD Capture

全球最多人使用的設計輸入方案

Graser

<http://www.graser.com.tw>

Cadence OrCAD Capture 產品特色

單一化的設計窗口

您可利用Cadence® OrCAD® Capture來連結Cadence® OrCAD® Layout、Cadence® Allegro® PCB Layout或其他的Layout的軟體來完成PCB設計；也整合了PSpice與VHDL(Verilog)的環境-提供您做類比與數位(FPGA Design Flow) 前端設計平台。另外也可以配合SpectraQuest來解決高頻問題。

利用Windows操作介面可以更方便的編輯與分享彼此的構想

OrCAD Capture利用Windows簡易操作的觀念。您可利用Windows的剪下、複製、貼上等特色，來操作Capture；也可以利用Windows的多重編輯方式來編輯兩個以上的電路圖，或是由另外的檔案複製資料過來使用。

支援廣大的PCB應用

Capture可以支援30種以上PCB Layout軟體的網路表格格式，包含OrCAD Layout、Allegro、Pads、PCAD 200X、Protel、Mentor Graphics BoardStation...

整合了Cadence其他系統程式來處理不同的需求

OrCAD Capture是Cadence® OrCAD® PSpice®、OrCAD Layout、Allegro與SPECCTRA Quest的設計前台。利用它您可以同時標示出彼此的關聯處(cross-highlighting)，也可以直接作為測試的訊號源(cross-probing)。且利用Back Annotate的功能，可將Layout序號的變化回饋到OrCAD Capture的電路圖中。

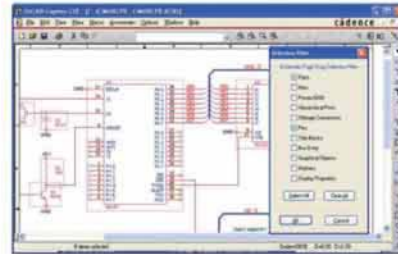
提供多重的PLD設計元件與方式

OrCAD Capture提供六種PLD使用電路圖的元件，包含Xilinx、Altera、Actel、Lattice、Lucent與Atmel六種Vendor的元件，這些元件允許您利用Capture來做為設計PLD的前台。

可以利用OrCAD Capture來完成不同的模擬並提供廣大的PCB網路表格式

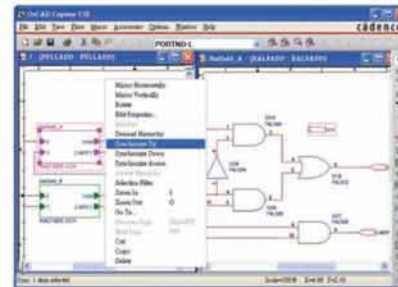
您可以利用OrCAD Capture整合的環境，來完成FPGA Design Flow的設計-模擬、合成、佈局的功能。並讓您繪製完整的電路圖，連結PCB Layout軟體，以完成一個專案設計。

Cadence OrCAD Capture



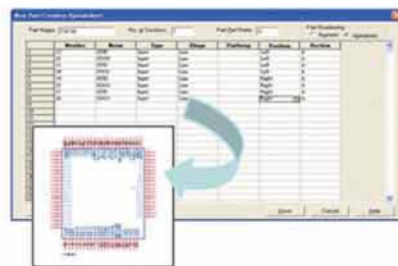
物件選擇功能，可篩選物件類型

當我們在選擇物件時，可利用滑鼠右鍵的"Selection Filter"設定可選擇的物件類型。例如您只想先指定零件及PIN的屬性，就可先全清只留Parts和Pins，再用游標框選後，就只會選取範圍中的Parts和 Pins，不會選取到其他物件如Nets或其他物件資料。



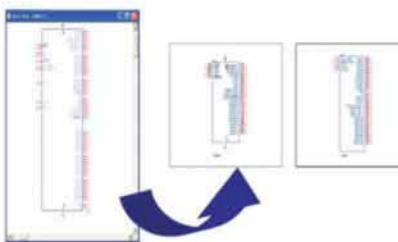
階層式電路，同步產生/刪除所對應的连接符號

在繪製階層式電路時，如果上階的代表圖塊有接點的更動，或是下階的細部線路有任何外接接點的增減，在以往您需設定好相對應的名稱才會有其接續性，現在OrCAD會自動依接點的增減自動設定好階層式電路上下階之間的對應關係，方便階層式電路的實際應用。



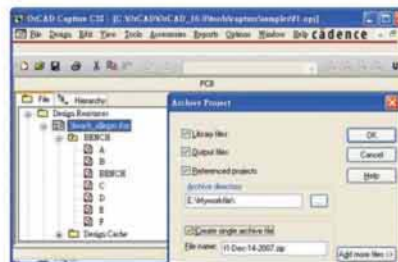
從空白表格中直接建立零件

您在建立零件時最大的困難可能是要敲入數百個PIN的接點腳號及名稱，現在您可以從收到的規格表中擷取所要的接點腳號及名稱，貼入OrCAD中再定義其他的相關訊息，如接點所在的位置等等，就可以快速自動建立出此類零件。



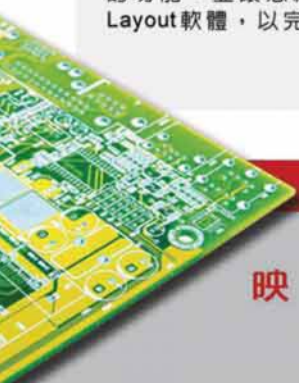
切割大類零件

在自動建立零件之後，要是輸入的接點數太多可能會建出一顆A4或A3的超大零件，因為大過圖框而不適合放到圖面上。如果想把大類零件切割成幾顆小的非同類零件，可用Split Part定義出切割後的小零件數量及各接點所在的位置後自動生成各個非同類零件。



專案壓縮

在繪圖完成後可利用Archive Project選擇要壓縮的相關檔案類型及其檔名和路徑，也可把外部的檔案如零件規格、相關程式碼等等一起壓縮成 .ZIP檔，在專案的管理和備份上更加便利。



映 陽 科 技

Your EDA Partner